

CADENCE 3D Design Viewer

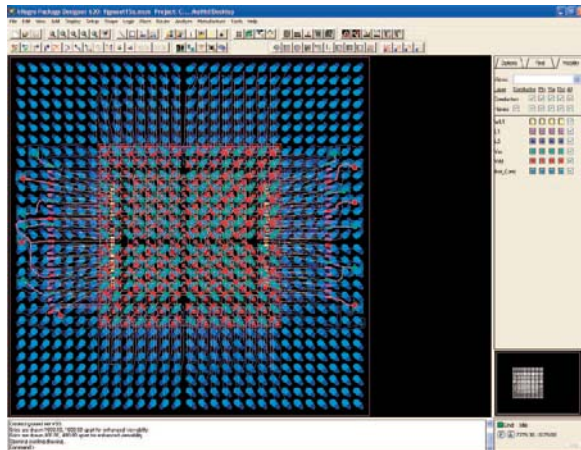
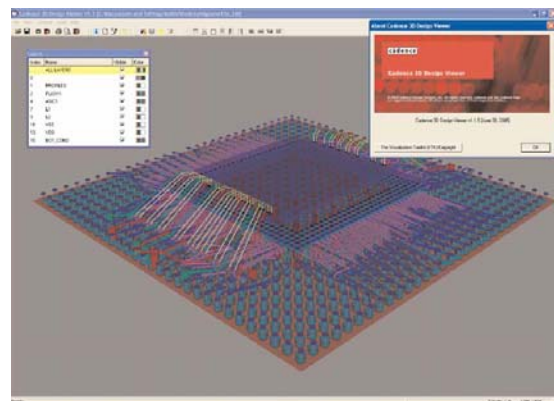
Solid model IC package viewing and wirebond DRC

Cadence® 3D Design Viewerは、ICパッケージがどのようにデザインされたか検討する際のリアルな3D表示を提供します。また、インタラクティブな3DワイヤボンドDRC(デザインルールチェック)機能を提供し、デザインサイクル時間の削減、製品製造品質の改善を支援いたします。

An Intelligent 3D Design View

IC、ICパッケージ、或いはPCBのフィジカルレイアウト構造に対する今日のEDAツールの大半は、2次元表現です。しかし、2次元表現でのサブストレートレイアウト、インターコネクトプランニング等やこのような“plan-view”プロセスはデザイン、マネジメント、そして複雑なダイスタックタワーの検証には不十分です。複雑で高密度なデザインはより現実的なアプローチを必要とします。

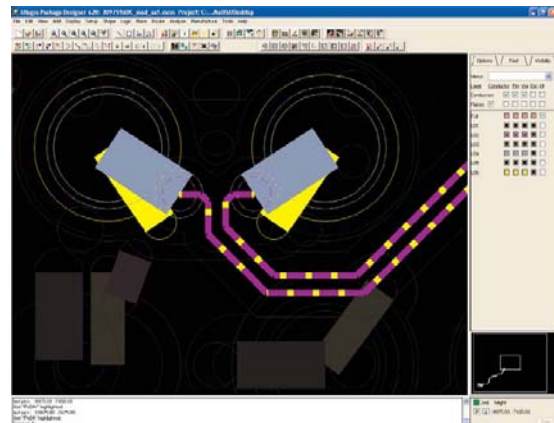
ケイデンスの3D Design Viewerは、このような実際に製造される製品をイメージし設計を行いたいと言うICパッケージデザイナーのニーズに対応いたします。



Easy Design Investigation

3D Design Viewer は Allegro Package Designer で定義された color/layer/object セットアップが利用されます。レイヤの表示は on/off の切り替えが可能で表示レイヤは透過表示されます。

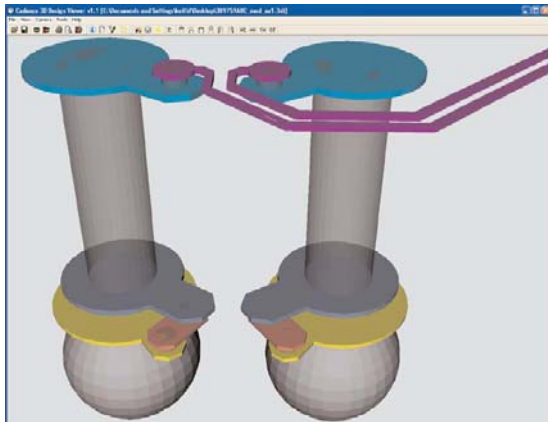
3D Viewer は Allegro の “show element” に類似したインフォメーションコマンドを持ち、オブジェクト、或いはネット単位で利用する事が可能です。



Embedded With IC Package Layout

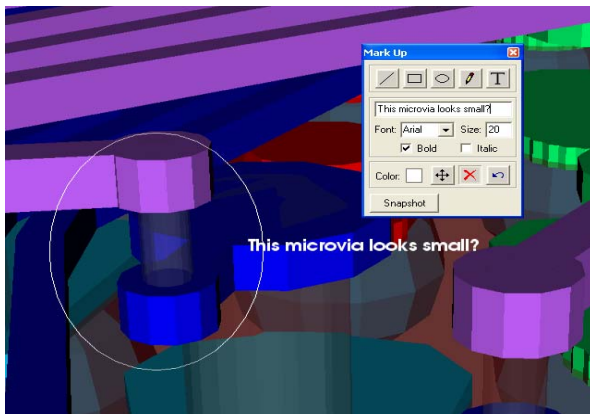
3D Viewer は、Allegro Package Designer - L、或いは Allegro Package Designer - XL のユーザーインターフェースより起動することが出来ます。

3D Viewer が起動される時、もしパッケージデザインにダイスタックが含まれる場合、3D モデル生成前に高さ(Z軸距離)を持ったダイ、スペーサー/インタポーザー情報を入力するサブストレート・スタックアップ・ダイアログが提供されます。



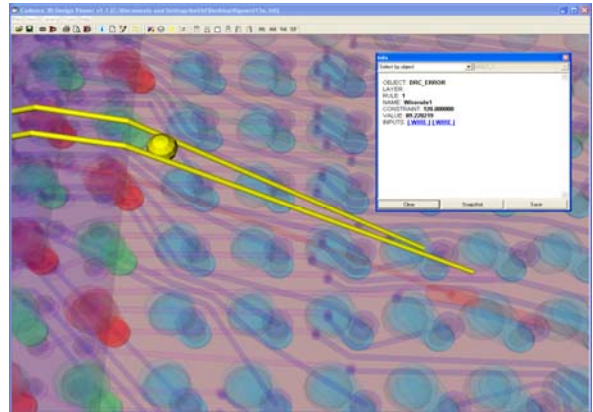
Interactive Markup

デザイナーは、3D デザインビュー中にデザインレビューとして、3D ビューに留まらず、テキスト、矢印や基本的なシェープを追加したドキュメントとして“markup”JPEG スナップショットを作成することができます。



3D Wire-bond Clearance Design Rule Checking

ルールは Allegro Package Designer のデザインセッション中の一
部として定義、登録され、デザイナーはインタフェースを介し 3D
クリアランスチェックを行うことができます。



Operating System Support

- ・Windows 2000 with Service Pack 4, XP Professional
- ・OpenGL compliant graphics card with a minimum of 64MB of dedicated memory

cadence

日本ケイデンス・デザイン・システムズ社

本社 / 〒222-0033 神奈川県横浜市港北区新横浜 2-100-45
 営業本部
 TEL.(045)475-8410 FAX.(045)475-8415 URL <http://www.cadence.co.jp/>
 〒541-0054 大阪府大阪市中央区南本町 2-6-12 サンマリオン NBF タワー16F
 TEL.(06)6121-8095 FAX.(06)6121-7510



販売代理店 **イノテック株式会社** IC ソリューション本部

〒222-8580 神奈川県横浜市港北区新横浜 3-17-6
 TEL.(045)474-2290,2291,2293(営) FAX.(045)474-2395
 URL <http://www.innotech.co.jp/>
 〒541-0054 大阪府大阪市中央区南本町 2-6-12 サンマリオン NBF タワー16F
 TEL. (06)6121-7703(営) FAX. (06)6121-7720

* 記載の各製品等は登録商標です。
 * 掲載の内容は、2009年6月現在のものです。