

# CADENCE ORCAD PCB DESIGN SUITES

Cadence® OrCAD® PCBデザインスイートは、業界をリードする実証された完成度の高い回路エントリ、シミュレーションと配置・配線ソリューションを提供する統合アプリケーションです。これらのソリューションは、エンジニアリングから製造まで、PCBデザイン・フロー上でスムーズに機能するパワフルで直感的、かつ統合されたツールを提供します。

今日の市場で常に競争力を維持する為に、ユーザは、エンジニアリングから製造までの全てのプロセスを、計画された設計スケジュール内で動かし完成させなければなりません。ケイデンスのOrCADパーソナル・ツールは、これまで長期にわたって、多様なPCBデザインのためのソリューションを提供してきました。スタンドアロン製品、或いは包括的なセットとして、OrCADテクノロジーは、コンセプトから最終出力までの全てのプロセスにおいて、設計者をサポートします。

パワフルで、タイトに統合されたPCBデザイン・テクノロジーには、回路デザイン向けOrCAD Capture、配置・配線向けOrCAD PCB Editor、回路シミュレーション向けのPSpice® A/D、伝送線路解析向けOrCAD Signal Explorer、そして自動配線向けのSPECCTRA® for OrCADが含まれます。また、使い易く、直感的で優れた有用性とCadence Allegro® シリーズへの拡張性を提供します。

拡張性と費用効果の高いOrCAD PCBデザインスイートは、生産性と市場投入時間を加速させる統合されたフロントエンド・デザイン/解析テクノロジー(Cadence OrCAD EE Designer)、また同様にバックエンド配置・配線デザインソリューション(Cadence OrCAD PCB Designer)を提供します。

## PRODUCTION-PROVEN

OrCAD PCBデザイン・テクノロジーは、実証済みのOrCADおよびAllegroのテクノロジーを統合した、フロントエンドからバックエンドまでを網羅する包括的なソリューションです。主要なハイテク企業における全てのマーケット・セグメントと生産環境で利用されるOrCAD PCBデザイン・テクノロジーは、今日の困難なデザイン環境における厳しいスケジュールとテクノロジーの目標達成をサポートします。

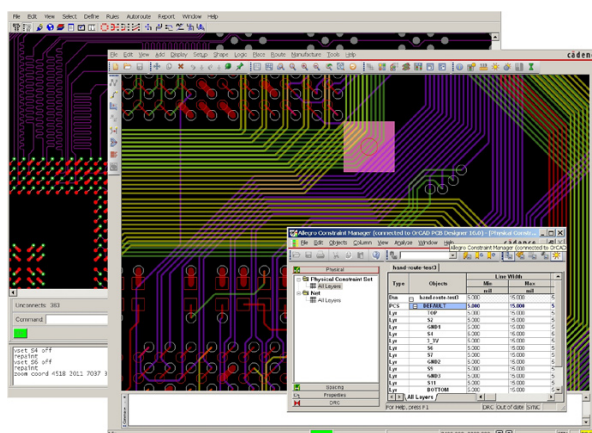


図1: OrCAD PCBデザインスイートは、対話型/自動配線、クロスプロービングとコンストリント管理を含む完全な配置・配線環境を提供します

## 利点

- 広範囲に渡るPCBデザイン要求に適応する拡張性と体系化されたテクノロジー
- 特定設計ニーズや予算要求、低コスト投資対効果などに応えられるソリューション
- 生産性の向上や、プロジェクトのスケジュール達成を支援する拡張性を持った使い勝手の良いPCBデザインソリューション
- 完全性を保証し、シームレスなデータ・フローを提供するタイトに統合化されたアプリケーション

## 特長

OrCAD PCBデザインスイートは、コンセプトから製造出力までの製品開発において、設計者をサポートします。使い易く、直感的なOrCAD PCBデザインスイートは、優れた有用性や同様に将来の設計要求に応えるAllegroプラットフォームへの拡張性を提供します。

## SCALABILITY

他の PCB 設計ソリューションと異なり、OrCAD PCB デザインスイートは、将来のデザイン・ニーズとテクノロジーの課題に合わせて発展させることができます。この製品は、ユーザの PCB 設計課題とデザイン・レベルの発展に合わせて拡張、アップグレードすることができる豊富で拡張性のあるソリューションを提供します。テクノロジーは、OrCAD と Allegro 製品群の間で共有されるので、デザインスイートは容易に OrCAD ラインから Allegro プラットフォームにアップグレードすることができます。この移行はデータベース、ライブラリ変換、新しいアプリケーションの習得、或いは利用モデルの変更を必要としません。

OrCAD PCB デザインスイートは、現在の様々な、そして未来の PCB デザイン・ニーズに適応する業界標準のテクノロジーをサポートします。

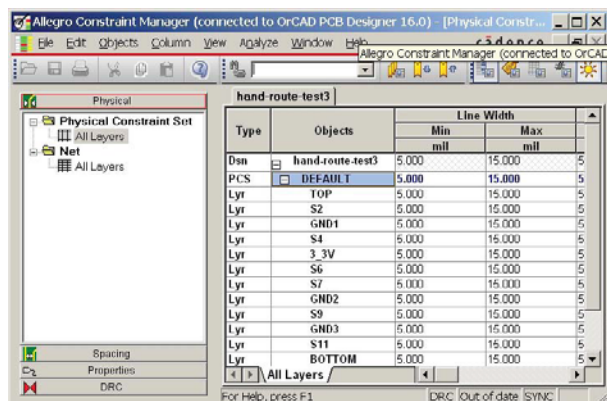


図2: コンストレイントマネージャは、使い易いスプレッドシート・インターフェースを採用し、フィジカル/スペーシング制約、またユーザ・プロパティとデザインルール・チェック(DRCs)の定義、管理、そして検証をサポートします

## 販売、テクニカル・サポートおよびトレーニング

OrCAD 製品群は、Cadence Design Systems, Inc.によって所有され、その製品に関する販売、テクニカル・サポート、トレーニングは各地域のケイデンス・チャンネル・パートナーより提供されます。

	OrCAD Capture	PSpice A/D	PSpice Advanced Analysis	OrCAD PCB Editor	SPECTRA® for OrCAD
OrCAD PCB Designer Basics	•			•	
OrCAD PCB Designer	•			•	•
OrCAD PCB Designer with PSpice	•	•	Optional	•	•
OrCAD EE Designer	•	•	Optional		
OrCAD EE Designer Plus	•	•	•		

表1: OrCAD PCBデザインスイートは、デザイン・ニーズに応じ選択可能なソリューションに柔軟に対応します

**cadence®**

### 日本ケイデンス・デザイン・システムズ社

本社 / 〒222-0033 神奈川県横浜市港北区新横浜 2-100-45  
 営業本部  
 TEL: (045)475-8410 FAX: (045)475-8415  
 〒541-0054 大阪府大阪市中央区南本町 2-6-12 サンマリオン NBF タワー16F  
 TEL: (06)6121-8095 FAX: (06)6121-7510  
 URL: <http://www.cadence.co.jp/>

\* © 2010 Cadence Design Systems, Inc. All rights reserved worldwide.  
 CadenceおよびCadenceロゴは、Cadence Design Systems, Inc.の登録商標です。  
 その他記載されている製品名および会社名は、各社の商標または登録商標です。  
 \* 掲載の内容は、2010年3月現在のものです。