

Cadence\_Japan EDA Tool Training : トレーニングコース・スケジュール

[ 2011年9月 ]

開催形式	カテゴリ	コース名称	バージョン	8/29	30	31	9/1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	受講料				
				月	火	水	木	金	月	火	水	木	金	月	火	水	木	金	月	火	水	木	金	月	火	水	木	金	月	火	水	木	金	(税込)	(本体価格)						
定期開催コース	Custom IC Design & Design for Manufacturing	IC5141 Analog Design Environment	5.141																																			¥94,500.	¥90,000.		
		IC61 Analog Design Environment - L	6.13																																				¥94,500.	¥90,000.	
		IC61 Analog Design Environment - XL/GXL	6.13																																					¥94,500.	¥90,000.
		Spectre	7.2																																				¥47,250.	¥45,000.	
		SKILL言語プログラミング	5.141																																					¥189,000.	¥180,000.
		Spectre RF	7.2																																					¥94,500.	¥90,000.
		IC5141VLE	5.141																																					¥147,000.	¥140,000.
		IC5141VXL	5.141																																					¥105,000.	¥100,000.
		Assura DRC/ERC/LVS QRC Transistor-Level Extraction	3.2/8.1																																					¥94,500.	¥90,000.
		IC613(4) VLDB(Suite-L)	6.13(4)																																					¥94,500.	¥90,000.
		IC613(4) VCDL(Suite-XL)	6.13(4)																																					¥94,500.	¥90,000.
		Functional Verification	Verilog-HDL and Simulation (NC-Verilog)	8.2																																					¥147,000.
	Incisive Simulator (SystemC シミュレーション)		9.2																																					¥47,250.	¥45,000.
	Specman ベーシックトレーニング(ユーザー向け) *2		-																																				¥105,000.	¥100,000.	
	Specman ベーシックトレーニング(開発者向け) *3		-																																					¥157,500.	¥150,000.
	Incisive Enterprise Manager		9.2																																					¥47,250.	¥45,000.
	IEV		-																																					¥47,250.	¥45,000.
	Conformal LEC																																							¥47,250.	¥45,000.
	Conformal ECO																																						¥47,250.	¥45,000.	
	Digital ICDesign	EDI	9.1																																					¥147,000.	¥140,000.
		RTL Compiler Training	9.1.s243																																					¥47,250.	¥45,000.
		QRC:GateLevel	6.2																																				¥26,250.*1	¥25,000.*1	
		EPS	8.1																																				¥94,500.	¥90,000.	
HLS	C-to-Silicon Compiler	10.20																																				¥47,250.	¥45,000.		
	Verilog-A	5.0X	[ご確認下さい]																																						
	Skill ROD Pcell	5.0X	・ 定期開催コースのスケジュールは、諸般の事情により変更されることがありますので、必ず事前にお問い合わせ頂けるか、																																						
	Diva	5.0X	若しくは、弊社ホームページ (http://www.cadence.co.jp/)をご確認下さい。																																						
	VCAR (Virtuoso chip assembly router)	11.1	・ 特別開催コース枠のトレーニング(お客様ご希望の日程、場所でのトレーニング)をご受講ご希望の場合は、お手数ですが、																																						
	Assertion Based Verification with PSL	5.83	お客様の営業担当までお問い合わせ下さい。																																						
	Assertion Based Verification with SVI	8.2																																							
	PCI-Express UVC (e Interface)		*1 : 午後半日(1時~5時)のコースです。 昼食の用意はございません。																																						
	Incisive シミュレーター ビギナーコース	-	*2 : Specmanの検証環境を利用するためにはユーザー向けを御受講ください。																																						
			*3 : Specmanの検証環境構築も合わせて行う場合は、ユーザー向け、開発者向けの両方を御受講ください。																																						