

イベント予告！

cādence®

カスタムIC Advanced Nodeサミット 2017

～ Virtuoso ICADV12.3 の実力を、お見せします ～

日時：2017年10月26日(木) 10:00～17:00 (予定)

会場：イノテックビル セミナールーム (新横浜)

テクノロジー毎に大きく異なる先端テクノロジーでは、開発環境の選定が大きく生産性を左右します。

Virtuoso® ICADV12.3は、多くの主要半導体メーカーにご採用いただいている先端テクノロジー向け標準開発環境です。

主な内容：

- 先端テクノロジー設計のトレンド
- プロセスノードに応じた個別のソリューションの紹介
- 各プロセスノードでの回路設計手法
- 先端ノード向けサインオフ検証ソリューション
- ファウンダリとのI/F
- ファウンダリとのパートナーシップの取り組み

主催：日本ケイデンスデザインシステムズ社
イノテック株式会社 ICソリューション本部

詳細が決まり次第、日本ケイデンス・ホームページにてご案内いたします。